

GT-GL800480T70-XXXX

数据手册

V1.1

www.hmi.gaotongfont.cn

o 🙆 🖗

GUI-LCD 数据手册导读——开启液晶显示开发的极简之旅

■ 硬件篇:

- 1) LCD 显示屏基本规格:包含尺寸、分辨率、亮度、接口类型、驱动 IC 等;研发工程师可参考该规格初步 确定该 LCD 显示屏是否符合技术要求;
- 2) LCD 显示屏参考图纸:显示屏结构,包括 LCD 显示屏外形尺寸, VA 尺寸, FPC 外形尺寸, FPC PIN 参数等;参考图纸可用于 PCB 布局和封装设计;
- 3) LCD 显示屏具体参数: 电气特性、光学参数......;
- 4) LCD 屏接口原理图设计规格: 参考规格书的目录 4 接口定义部分、目录 9 屏模块->RGB888 通信->引脚介绍部分、目录 10 GUI 芯片/ 字库芯片->引脚介绍部分、电容触摸模块->引脚介绍部分,注意若使用型号为搭载了 GUI 芯片的液晶模 组时,为方便开发过程中烧录到 GUI 芯片修改内容,您在原理图设计时最好预留 8PIN 接口方便连接到 GUI 芯片
- 软件篇:
- 1) LCD 显示屏 RGB 接口驱动开发: 根据 LCD 显示屏的示例代码和接口定义, 开发屏 RGB888 屏驱动代码。 参考目录 4 接口定义部分、目录 9 屏模块->RGB 通信;
- 2) LCD 显示屏初始化设置:根据 LCD 显示屏的示例代码完成显示屏的初始化配置,初始化后一般会有乱点 出现代表初始化正常。参考目录 9 屏模块->RGB888 驱动程序;
- 3) LCD 显示屏高通 GT-HMI 工具开发: 使用 GT-HMI Designer 和 GT-HMI Engine 工具,进行 LCD 显示屏 GUI 开发和移植,参考目录 12GUI 工具使用-HMI;
- 4) 电容触摸驱动开发:根据电容触摸屏示例代码及接口定义编写触摸驱动,参考目录4接口定义,目录11 电容触摸模块下面的驱动例程;

5) GUI 芯片/字库芯片驱动开发: 根据 GUI 芯片/字库芯片示例代码和接口定义开发芯片读写驱动; 参考目录 10 GUI 芯片/字库芯片下面的 SPI 和 QSPI 例程。

修订记录

Rev.	Contents	Date
V1.0	First release	2023/08/30
V1.1	Modify module drawings	2024/01/30

	2
修订记录	3
1.产品型号	6
2.概述	7
3.基本规格	7
4.接口定义	8
5.电气特性	
5.1 极限参数	10
5.2 驱动 TFT 液晶面板	11
5.3 背光规格	12
6光学参数	
6.1 液晶模组光学特性	13
6.2 测量系统	14
6.2.1 LCM 观看角度及测量	14
6.2.2 反应时间	15
6.2.3 对比度(CR)	15
7.FPC 原理图	17
8.模组图纸	
8.1 无 TP 模组图	
8.2 电容 TP 模组图	19
9 屏模块	
9.1 屏外围参考电路	20
9.1.1 显示屏正负电源电路	20
9.1.2 显示屏背光电源电路	21
9.1.3 显示屏 VOCM 电路	
9.2 RGB 通信	22
9.2.1 引脚介绍	22
9.2.2 点亮屏流程	23
9.2.3 RGB888 驱动程序	23
10 GUI 芯片模块	26
10.1 SPI 通信(推荐使用 QSPI 或 SFC 通信)	26
10.1.1 引脚介绍	26
10.1.2 GUI 芯片指令	26
10.1.3 SPI 驱动程序	27
10.2 QSPI 通信	
10.2.1 引脚介绍	29
10.2.2 QSPI 驱动程序	
10.2.3 SFC 驱动程序	
11 电谷赋探保状	
11.1 匀脚灯绐	
11.2 可什奋///绐 11.2 中次轴增亚动程序	
11.5 电谷融保驱列性力	
12 UUI 上央使用-HMI	46
12.1 JUI-IIMI	46
12.2 GI-GUI LCD	

3. 软件视频教程:OPEN_GT 的个人空间_哔哩哔哩_bilibili	46
12.3 GT-HMI Designer 上位机代码移植	
12.4 GT-HMI-Engine 代码移植	
在 git bash 上使用	50
12.5 接口函数代码	52
12.6 HMI 示例移植	54
12.7 HMI TF/SD 卡升级方法(推荐使用)	56
13 注意事项	
14 联系信息	

1.产品型号

G	<u>T- GL</u>	<u>800480</u>	<u>T/O</u>	<u>+70</u> ——	<u>X</u> +	<u>X/G</u> +	<u>X</u> +	<u>X</u>
GT-GL=高通 GUI-LCD								
屏幕分辩率								
T: TFT 彩屏 O: OLDE								
屏幕尺寸								
产品代码								
消费类: X 工控类: G								
C: 电容触摸 R: 电阻触摸 N: 无触摸								
容量: 4Mb								
16Mb								
32Mb								
64Mb								
1201410]

描述	型号
+液晶模组	GT-GL800480T70-S0GN
+GUI 芯片	GT-GL800480T70-S0GN128
+电容触摸	GT-GL800480T70-S0GC
+电容触摸+GUI芯片	GT-GL800480T70-S0GC128

2.概述

GT-GUI LCD 7 寸液晶模组是高通开发的 GUI-LCD 轻量级嵌入式交互系统显示屏,使用 7 寸显示屏,分辨率为 800*480,搭配 GT-HMI 嵌入式 GUI-LCD 开发板可快速搭建起嵌入式 GUI 交互系统,驱动芯片为 ILI6122+ILI5960,支持 RGB565/888,并搭载有高通字库芯片,本显示屏配合 GT-HMI 嵌入式 GUI 开发套件可支持高通全系列字库,例如中文、拉丁文、日文、韩文、希腊文、西里尔文、希伯来文、阿拉伯文、泰文等,客户可根据自身需求选择使用。

3.基本规格

No	Items	Parameter	<mark>Un</mark> it
1	LCD size	7.0 inch(Diagonal)	Inch
2	Resolution	800*3(RGB)*480	Dots
3	Active Area	154.08(H) ×85.92 (V)	mm
4	Dimensional Outline (不含 TP)	164.9(H)×100(V)	mm
5	Number of Pixels	800 (H)×480 (V)	pixels
6	Cell gap	3.13 ± 0.23	um
7	Pixel arrangement	RGB- island	
8	Dot pitch	0.0642(W) × 0.1790(H) mm	mm
9	View direction (Gray inversion)	6 o'clock	
10	Weight	TBD	gram
11	display driver IC	PEILI6122_SPEC+ILI5960_SC	
12	touch IC	GT911	
13	GUI IC	128	Mb
14	Back Light	White LED	
15	Screen backlight voltage	8.4-10.2	V
16	Screen backlight current	170-200	mA
17	Screen communication mode	RGB	
18	Flash communication mode	SPI/QSPI	
19	operating temperature	-20- +70°C	°C
20	Storage Temperature	-30- +80°C	°C

4.接口定义

Pin ON	Symbol	Function
1	WP(IO2)	Write Protect Input(Data Input Output2)
2	DO(IO1)	Sata Output Input(Data Input Output1)
3	CS#	Flash select ★
4	3V3	Powet Supply ★
5	HOLD(IO3)	Hold Input(Data Input Output3)★
6	GND	Power ground
7	CLK	Serial clock Input 🛨
8	GND	Power ground
9	DI(IO0)	Data lnput(Data lnput Output0) ★
10	CSX	NC
11	SCL	NC
12	SDA	NC
13	GND	Power ground
14	DITHB	Dithering function.
15	VCOM	Common voltage.
16	STBYB	Chip selection pin (Low enable.; High
		disable.)
17	RESET	Global reset pin.
18	AVDD	Power for Analog Circuit.
19	VGL	Gate OFF Voltage.
20	VGH	Gate ON Voltage.
21	UPDN	Up / Down selection.
22	SHLR	Left / right selection.
		Power ground
23	GND	
24	DCLK	Sample clock.
25	GND	Power ground
26	R0	Red data
27	R1	Red data
28	R2	Red data
29	R3	Red data
30	R4	Red data
31	R5	Red data
32	R6	Red data
33	R7	Red data
34	G0	Green data
35	G1	Green data

36	G2	Green data
37	G3	Green data
38	G4	Green data
39	G5	Green data
40	G6	Green data
41	G7	Green data
42	B0	Blue data
43	B1	Blue data
44	B2	Blue data
45	B3	Blue data
46	B4	Blue data
47	B5	Blue data
48	B6	Blue data
49	B7	Blue data
50	HSYNC	Horizontal Sync Input
51	VSYNC	Vertical Sync Input.
52	DE	Data Input Enable.
53	MODE	DE/SYNC mode select
54	VDD	Power for Digital Circuit
55	VCOM	Common voltage.
56	GND	Power ground
57	VLED-	Ground (Cathode).
58	VLED-	Ground (Cathode).
59	VLED+	LED Input Terminal l(Anode).
60	VLED+	LED Input Terminal l(Anode).

★: 字库芯片通讯用

5.电气特性

5.1 极限参数

Itom	Symbol	Val	Unit	Bomark	
nem	Symbol	Min.	Max.	Onic	Remark
		-0.3	5.0	V	
	AV _{DD}	6.5	13.5	V	
Power voltage	V _{GH}	-0.3	40.0	V	
	V _{GL}	-20.0	0.3	V	
	V _{GH} -V _{GL}	4. 	40.0	V	
Operation Temperature	T _{OP}	-20	70	°C	
Storage Temperature	T _{ST}	-30	80	°C	
LED Reverse Voltage	VR	-	1.2	V	Each LED Note 2
LED Forward Current	lF	-	25	mA	Each LED

Note 1: The absolute maximum rating values of this product are not allowed to be exceeded at any times. Should a module be used with any of the absolute maximum ratings exceeded, the characteristics of the module may not be recovered, or in an extreme case, the module may be permanently destroyed.随时都不允许超过本产品的绝对最大值。如果使用的模块超过了任何绝对最大额定值,则该模块的特性可能无法恢复,或者在极端情况下,该模块可能会被永久破坏。

Note 2: VR Conditions: Zener Diode 20mA VR 条件:齐纳二极管 20 mA

5.2 驱动 TFT 液晶面板

Itom	Symbol	5	Values	Unit	Domark	
nem	Symbol	Min.	Тур.	Max.	Unit	Kelliark
	DVDD	3.0	3.3	3.6	V	Note 2
Power voltage	AVDD	10.2	10.4	10.6	V	
	V _{GH}	15.3	16.0	16.7	V	
	V _{GL}	-7.7	-7.0	-6.3	V	
Input signal voltage	V _{COM}	3.6	3.8	4.0	V	
Input logic high voltage	VIH	0.7 DV _{DD}	19	DVDD	V	Noto 2
Input logic low voltage	VIL	0	-	0.3 DV _{DD}	V	Note 5

Note 1: Be sure to apply DVDD and VGL to the LCD first, and then apply

VGH.确保先在 LCD 上应用 DVDD 和 VGL, 然后再应用 VGH。

Note 2: DVDD setting should match the signals output voltage (refer to Note 3) of customer's system board. DVDD 设置应与客户系统板的信号输出电压(见注 3)相匹配。

Note 3: DCLK,HS,VS,RESET,U/D, L/R,DE,R0~R7,G0~G7,B0~B7,MODE,DITHB.

	Symbol		Values		Unit	Remark	
Item	Symbol	Min.	Тур.	Max.	Unit		
Current for Driver	I _{GH}	-	0.2	1.0	mA	V _{GH} =16.0V	
	I _{GL}	-	0.2	1.0	mA	V _{GL} = -7.0V	
		-	4.0	10	mA	DV _{DD} =3.3V	
	IAV _{DD}	-	20	50	mA	AV _{DD} =10.4V	

5.3 背光规格

ltom	Cumhal		Values	Unit	Domork	
nem	Symbol	Min.	Тур.	Max.	Unit	Remark
Voltage for LED backlight	VL	8.4	9.3	10.2	V	Note 1
Current for LED backlight	IL.	170	180	200	mA	
LED life time	-	20,000	-		Hr	Note 2

Note 1: The LED Supply Voltage is defined by the number of LED at Ta=25°C and IL =180mA.

LED 电源电压由 Ta=25℃和 IL =180mA 处的 LED 数量定义。

Note 2: The "LED life time" is defined as the module brightness decrease to 50% original brightness at Ta=25°C and IL =180mA. The LED lifetime could be decreased if operating IL is lager than 180mA.

"LED 寿命"定义为在 Ta=25℃和 IL =180mA 时,模块亮度降低到原始亮度的 50%。如果工作 IL 小于 180 mA, LED 寿命可以降低。



6 光学参数

6.1 液晶模组光学特性

Ta=25°C, DVDD=3.3V

Itom	Symbol	Condition		Values	Linit	Domark		
item	Symbol	Condition	Min.	Тур.	Max.	Unit	Remark	
	θι	Φ=180° (9 o'clock)	60	70	-			
Viewing angle (CR≥ 10)	θ _R	Φ=0°(3 o'clock)	60	70	-	degre	Note 1	
	θτ	Φ=90° (12 o'clock)	40	50	-	e		
	θΒ	Φ=270° (6 o'clock)	60	70	-			
Response time Rise+ Fall	T _{RT}		-	25	50	msec	Note 3	
Contrast ratio	CR		400	500	-	-	Note 4	
	Rx			0.31	- Typ+		Note 2	
	Ry		Typ	0.33			Note 6	
Outer	Gx	Normal	-0.03	TBD	0.03			
Color	Gy	θ=Φ= 0°	CONTRACTOR OF	TBD				
chromaticity	Bx			TBD				
	By			TBD				
	Wx			TBD				
	Wy			TBD				
Luminance	L		200	250	-	cd/m ²	Note 6	
Uniformity	⊿Вр		70	75		%		

6.2 测量系统

6.2.1 LCM 观看角度及测量

Note 1: Definition of viewing angle range 视角范围的定义。



Note 2: Definition of optical measurement system.光学测量系统的定义。

The optical characteristics should be measured in dark room. After 30 minutes operation, the optical properties are measured at the center point of the LCD screen. (Viewing angle is measured by ELDIM-EZ contrast/Height :1.2mm,Response time is measured by Photo detector TOPCON BM-5A, other items are measured by BM-7A/Field of view: 1°/Height: 500mm.)

光学特性应在暗室中进行测量。操作 30 分钟后,在液晶屏幕的中心点测量光学性能。(视角采用 ELDIM-EZ 对比度/高度 1.2mm 测量,响应时间采用光探测器 TOPCON BM-5A 测量,其他项目采用 BM-7A/视场 1/高度 500mm 测量。)



光学测量系统设置图

6.2.2 反应时间

The response time is defined as the LCD optical switching time interval between "White" state and "Black" state. Rise time (TON) is the time between photo detector output intensity changed from 90% to 10%. And fall time (TOFF) is the time between photo detector output intensity changed from 10% to 90%.

响应时间定义为"白"状态和"黑"状态之间的 LCD 光切换时间间隔。上升时间(TON)是指光电探测器输出强度从 90%变化到 10%之间的时间。下降时间(TOFF)是指光电探测器输出强度从 10%变化到 90%之间的时间。



6.2.3 对比度(CR)

Contrast Ratio (CR) is defined mathematically as:

Surface Lumi nance with all white pixels

Contrast Ratio =

Surface Lumi nance with all black pixels

Surface lumi nance is the center point across the LCD surface 500mm from the surface with all pixels displaying white. (表面亮度是距离液晶显示器表面 500mm 的中心点,所有像素都显示为白色。) Note 3: Definition of color chromaticity (CIE1931)

Color coordinates measured at center point of LCD. 在液晶显示器的中心点上测量的颜色坐标。

- Note 4: All input terminals LCD panel must be ground while measuring the center area of the panel.在测量面板的中心面积时,所有输入 端子液晶面板必须接地。
- Note 5: Definition of Luminance Uniformity 亮度均匀性的定义 Active area is divided into 9 measuring areas (Refer to Fig. 4-4).Every

measuring point is placed at the center of each measuring area.活动区域分为9个测量区域(参见图 4-4)。每个测量点都位于每个测量区域的中心



测量区域图 Note 8: Definition of Color of CIE Coordinate and NTSC Ratio. 注 8: CIE 坐标和 NTSC 比值的颜色定义。

 $S = \frac{\text{area of RGB triangle}}{\text{area of NTSC triangle}}$ 根 100%

7.FPC 原理图



8.模组图纸

8.1 无 TP 模组图

8.2 电容 TP 模组图

9屏模块

9.1 屏外围参考电路

9.1.1 显示屏正负电源电路



Vout=02(1+R142/R143)

9.1.2 显示屏背光电源电路

显示屏背光电源电路



9.1.3 显示屏 VOCM 电路





9.2 RGB 通信

9.2.1 引脚介绍

开发板主控 MCU 与 GT-GUI LCD 7 寸液晶模组 RGB 通讯接口引脚连接方式如下图 2.1.1:RGB888 程序示例使用的即是此连接方式。



图 2.1.1

符号	名称	功能
BKL	背光	屏幕背光控制
RESET	复位	全局复位引脚,低电平有效进入复位状态
VSYNC	垂直同步	垂直同步输入
HSYNC	水平同步	水平同步输入
DEN	使能	数据使能信号线
CLK	时钟	时钟信号线
DB0-DB7	数据引脚	8根蓝色数据信号线
DG0-DG7	数据引脚	8根绿色数据信号线
DR0-DR7	数据引脚	8根红色数据信号线
		图 2.1.2

图 2.1.2 为各引脚功能图介绍。

9.2.2 点亮屏流程



屏幕初始化点亮屏幕操作步骤流程可参考图 2.1.3。

9.2.3 RGB888 驱动程序

/**
* @brief lcd 引脚配置及端口初始化
*/
static void _bsp_lcd_gpio_config(void){
uint32_t i;
GPIO_Init(LCD_BKL_PORT, LCD_BKL_PIN, 1, 0, 0, 0);//初始化背光引脚
GPIO_SetBit(LCD_BKL_PORT, LCD_BKL_PIN);//背光引脚拉高
GPIO_Init(LCD_RST_PORT, LCD_RST_PIN, 1, 0, 0, 0);//初始化复位引脚
GPIO_ClrBit(LCD_RST_PORT, LCD_RST_PIN);//复位引脚拉低
for(i = 0; i < 1000000; i++)NOP();
GPIO_SetBit(LCD_RST_PORT, LCD_RST_PIN);//复位引脚拉高
for(i = 0; i < 1000000; i++)NOP();

```
PORT Init(LCD B0 PORT, LCD B0 PIN, LCD B0 SEL, 0);//初始化 RGB888 24 根数据端口
PORT Init(LCD B1 PORT, LCD B1 PIN, LCD B1 SEL, 0);
PORT Init(LCD B2 PORT, LCD B2 PIN, LCD B2 SEL, 0);
PORT Init(LCD B3 PORT, LCD B3 PIN, LCD B3 SEL, 0);
PORT Init(LCD B4 PORT, LCD B4 PIN, LCD B4 SEL, 0);
PORT Init(LCD B5 PORT, LCD B5 PIN, LCD B5 SEL, 0);
PORT Init(LCD B6 PORT, LCD B6 PIN, LCD B6 SEL, 0);
PORT Init(LCD B7 PORT, LCD B7 PIN, LCD B7 SEL, 0);
PORT Init(LCD G0 PORT, LCD G0 PIN, LCD G0 SEL, 0);
PORT Init(LCD G1 PORT, LCD G1 PIN, LCD G1 SEL, 0);
PORT Init(LCD G2 PORT, LCD G2 PIN, LCD G2 SEL, 0);
PORT Init(LCD G3 PORT, LCD G3 PIN, LCD G3 SEL, 0);
PORT Init(LCD G4 PORT, LCD G4 PIN, LCD G4 SEL, 0);
PORT Init(LCD G5 PORT, LCD G5 PIN, LCD G5 SEL, 0);
PORT Init(LCD G6 PORT, LCD G6 PIN, LCD G6 SEL, 0);
PORT Init(LCD G7 PORT, LCD G7 PIN, LCD G7 SEL, 0);
PORT Init(LCD R0 PORT, LCD R0 PIN, LCD R0 SEL, 0);
PORT Init(LCD R1 PORT, LCD R1 PIN, LCD R1 SEL, 0);
PORT Init(LCD R2 PORT, LCD R2 PIN, LCD R2 SEL, 0);
PORT Init(LCD R3 PORT, LCD R3 PIN, LCD R3 SEL, 0);
PORT Init(LCD R4 PORT, LCD R4_PIN, LCD_R4_SEL, 0);
PORT Init(LCD R5 PORT, LCD R5 PIN, LCD R5 SEL, 0);
PORT Init(LCD R6 PORT, LCD R6 PIN, LCD R6 SEL, 0);
PORT Init(LCD R7 PORT, LCD R7 PIN, LCD R7 SEL, 0);
```

PORT_Init(LCD_VSYNC_PORT, LCD_VSYNC_PIN, LCD_VSYNC_SEL, 0);//初始化垂直同步 PORT_Init(LCD_HSYNC_PORT, LCD_HSYNC_PIN, LCD_HSYNC_SEL, 0);//初始化水平同步 PORT_Init(LCD_DEN_PORT, LCD_DEN_PIN, LCD_DEN_SEL, 0);//初始化数据使能 PORT_Init(LCD_DCLK_PORT, LCD_DCLK_PIN, LCD_DCLK_SEL, 0);//初始化时钟端口

#define LCD_BUF_UT	uint32_t
#define LCD_WIDTH	(800)
#define LCD_HEIGTH	(480)
#define LCD_ClkDiv	(4)
#define LCD_Format	(LCD_FMT_RGB888)
#define LCD_Hfp	(40)
#define LCD_Hbp	(40)
#define LCD_Vfp	(13)
#define LCD_Vbp	(29)
#define LCD_HsyncWidth	n (48)
#define LCD_VsyncWidth	n (48)
LCD_BUF_UT *_LCD_B	uffer = (LCD_BUF_UT *)SDRAMM_BASE;

/*>

* @brief lcd 初始化

void _lcd_init_sturct(){ LCD InitStructure LCD_initStruct;

```
LCD initStruct.ClkDiv = LCD ClkDiv;//时钟分频 4 分频
 LCD initStruct.Format = LCD Format;//数据格式 RGB888
 LCD initStruct.HnPixel = LCD WIDTH;//水平方向像素点 宽度 800
 LCD initStruct.VnPixel = LCD HEIGTH;//垂直方向像素点 高度 480
 LCD initStruct.Hfp = LCD Hfp;//水平同步信号的前肩
 LCD initStruct.Hbp = LCD Hbp;//水平同步信号的后肩
 LCD initStruct.Vfp = LCD Vfp;//垂直同步信号的前肩
 LCD initStruct.Vbp = LCD Vbp;//垂直同步信号的后肩
 LCD initStruct.HsyncWidth = LCD HsyncWidth;//表示水平同步信号的宽度
 LCD initStruct.VsyncWidth = LCD VsyncWidth;//表示垂直同步脉冲的宽度
 LCD initStruct.DataSource = (uint32 t) LCD Buffer;//数据地址
 LCD initStruct.Background = 0x0;//背景色
 LCD initStruct.SampleEdge = LCD SAMPLE RISE; // 上升沿采样
 LCD initStruct.IntEOTEn = 1; //End of Transter (传输完成)中断使能
 LCD Init(LCD, &LCD initStruct);
oid bsp lcd rgb init(void)
 MemoryInit();//SDRAM init
 _bsp_lcd_gpio_config();//lcd gpio init
 lcd init sturct();//lcd init
 LCD Start(LCD);//start lcd
@brief 画点函数
@param x:需要画点的 x 坐标值
@param y:需要画点的 y 坐标值
@param color:颜色值
oid lcd draw point(uint16 t x, uint16 t y, uint32 t color)
 _LCD_Buffer[y * LCD_WIDTH + x] = color;
```

10 GUI 芯片模块

10.1 SPI 通信(推荐使用 QSPI 或 SFC 通信)

10.1.1 引脚介绍

图 3.1.1 是普通 SPI 连接图,在使用 SPI 通信,HOLD 引脚需要上拉,WP 脚可以悬空。



图 3.1.1

指令名称	字节 1	字节2	字节3	字节4	字节5	字节6	下一个字节
写使能	06h						
写禁能	04h						
读状态寄存器	05h	(\$7-\$0)					
写状态寄存器	01h	S7-S0					
读数据	03h	A23-A16	A15-A8	A7-A0	D7-D0	下一个字节	继续
快读	0Bh	A23-A16	A15-A8	A7-A0	伪字节	D7-D0	下一个字节
快读双输出	3Bh	A23-A16	A15-A8	A7-A0	伪字节	D7-D0	每四个时钟一个字节
页编程	02h	A23-A16	A15-A8	A7-A0	D7-D0	下一个字节	直到256个字节
块擦除(64k)	D8h	A23-A16	A15-A8	A7-A0			
扇区擦除(4k)	20h	A23-A16	A15-A8	A7-A0			
芯片擦除	C7h						
制造/器件ID	90h	伪字节	伪字节	00h	M7-M0		

10.1.2 GUI 芯片指令

图 3.1.2 操作存储芯片指令,可供客户写驱动做参考。

10.1.3 SPI 驱动程序

```
* @brief write a byte to flash
 * @param data: data to write
 * @retval flash return data
uint8 t spi byte write(uint8 t data)
   uint8 t brxbuff;
   spi i2s dma transmitter enable(SPI1, FALSE);
   spi i2s dma receiver enable(SPI1, FALSE);
   spi i2s data transmit(SPI1, data);
   while(spi i2s flag get(SPI1, SPI I2S RDBF FLAG) == RESET);
   brxbuff = spi_i2s_data_receive(SPI1);
   while(spi i2s flag get(SPI1, SPI I2S BF FLAG) != RESET);
   return brxbuff:
 * @param none
 * @retval flash return data
uint8 t spi byte read(void)
   return (spi byte write(FLASH SPI DUMMY BYTE));
 * @brief read data from flash
 * @param pbuffer: the pointer for data buffer
 * @param read addr: the address where the data is read
 * @param length: buffer length
roid spiflash read(uint8 t *pbuffer, uint32 t read addr, uint32 t length)
   FLASH CS LOW();
   spi_byte_write(0x03); /* send instruction 0x03 普通读取*/
   spi byte write((uint8 t)((read addr) >> 16)); /* send 24-bit address */
   spi byte write((uint8 t)((read addr) >> 8));
   spi byte write((uint8 t)read addr);
   spi_bytes_read(pbuffer, length);
```

FLASH_CS_HIGH();

```
* @brief erase a sector data
 * @param erase addr: sector address to erase
 * @retval none
void spiflash_sector_erase(uint32_t erase_addr)
   erase addr *= SPIF SECTOR SIZE; /* translate sector address to byte address */
   spiflash write enable();
   spiflash wait busy();
   FLASH_CS_LOW();
   spi byte write(0x20);
   spi_byte_write((uint8_t)((erase_addr) >> 16));
   spi byte write((uint8 t)((erase addr) >> 8));
   spi byte write((uint8 t)erase addr);
   FLASH CS HIGH();
   spiflash wait busy();
 * @param pbuffer: buffer to save data
 * @param length: buffer length
 * @retval none
roid spi_bytes_read(uint8_t *pbuffer, uint32_t length)
   while(length--)
      while(spi i2s flag get(SPI1, SPI I2S TDBE FLAG) == RESET);
      spi i2s data transmit(SPI1, 0xa5);//随意值皆可
      while(spi i2s flag get(SPI1, SPI I2S RDBF FLAG) == RESET);
      *pbuffer = spi_i2s_data_receive(SPI1);
      pbuffer++;
 * @param none
 * @retval device id
uint16 t spiflash read id(void)
   uint16 t wreceived at a = 0;
```

FLASH_CS_LOW(); spi_byte_write(0x90); spi_byte_write(0x00); spi_byte_write(0x00); spi_byte_write(0x00); wreceivedata |= spi_byte_read() << 8; wreceivedata |= spi_byte_read(); FLASH_CS_HIGH(); return wreceivedata;

10.2 QSPI 通信

10.2.1 引脚介绍

图 3.2.3 是字库芯片连接图, IO0~IO3 是 QSPI 数据线, 传输数据用, QSPI 是四线并口传输, 速度比普通 SPI 快。

PG6 · PF9 ·	CS(QSPI_NSS) DO(QSPI_IO1)
PF7 PF6 PF10 PF8	WP(QSPI_IO2) HOLD(QSPI_IO3) CLK(QSPI_SCK) DI(QSPI_IO0)
1.203151	

图 3.2.3

10.2.2 QSPI 驱动程序



```
qspi flag clear(QSPI1, QSPI CMDSTS FLAG);
* @brief esmt32m cmd rdsr config
* @param qspi cmd struct: the pointer for qspi cmd type parameter
void esmt32m_cmd_rdsr_config(qspi_cmd_type *qspi_cmd_struct)
  qspi cmd struct->pe mode enable = FALSE;
  qspi cmd struct->pe mode operate code = 0;
  qspi cmd struct->instruction code = 0x05; //读状态寄存器指令
  qspi_cmd_struct->instruction_length = QSPI_CMD_INSLEN_1_BYTE;
  qspi cmd struct->address code = 0;
  qspi cmd struct->address length = QSPI CMD ADRLEN 0 BYTE;
  qspi cmd struct->data counter = 0;
  qspi cmd struct->second dummy cycle num = 0;
  qspi cmd struct->operation mode = QSPI OPERATE MODE 111;
  qspi cmd struct->read status config = QSPI RSTSC SW ONCE;
  qspi cmd struct->read status enable = TRUE;
  qspi cmd struct->write data enable = FALSE;
* @brief qspi check busy
* @param none
* @retval none
void qspi busy check(void)
  do
     esmt32m cmd rdsr config(&esmt32m cmd config);//结构体配置
     qspi cmd operation kick(QSPI1, &esmt32m cmd config);
     /* wait command completed */
     while(qspi flag get(QSPI1, QSPI CMDSTS FLAG) == RESET);//等待操作完成
     qspi flag clear(QSPI1, QSPI CMDSTS FLAG);
     /* check wip status */
  while(QSPI1->rsts & (1 << QSPI BUSY OFFSET 0));</pre>
* @brief esmt32m cmd erase config
* @param qspi cmd struct: the pointer for qspi cmd type parameter
* @param addr: erase address
* @retval none
```

```
roid esmt32m cmd erase config(qspi cmd type *qspi cmd struct, uint32 t addr)
  qspi cmd struct->pe mode enable = FALSE;
  qspi cmd struct->pe mode operate code = 0;
  qspi cmd struct->instruction code = 0x20;//擦除指令
  qspi cmd struct->instruction length = QSPI CMD INSLEN 1 BYTE;
  qspi cmd struct->address code = addr;//擦除地址
  qspi cmd struct->address length = QSPI CMD ADRLEN 3 BYTE;
  qspi cmd struct->data counter = 0;
  qspi cmd struct->second dummy cycle num = 0;
  qspi cmd struct->operation mode = QSPI OPERATE MODE 111;
  qspi_cmd_struct->read_status_config = QSPI_RSTSC_HW_AUTO;
  qspi cmd struct->read status enable = FALSE;
  qspi cmd struct->write data enable = TRUE;
 @param pbuff the pointer for data buffer
 @param Addr the address where the data is read
 @param rlen read buffer length
oid GT QSPI Read(u8* pbuff,u32 Addr,u16 rlen)
  u16 len = 0, i = 0;
  qspi cmd type qspi cmd struct;
  qspi cmd struct.pe mode enable = FALSE;
  qspi cmd struct.pe mode operate code = 0;
  qspi_cmd_struct.instruction_code = 0x0B; //发送 0x0B 快速读取指令
  qspi cmd struct.instruction length = QSPI CMD INSLEN 1 BYTE; //命令长度
  qspi cmd struct.address code = ((Addr<<8) & 0xFFFFF00) | 0xFF; // address|0xFF
  qspi cmd struct.address length = QSPI CMD ADRLEN 4 BYTE; // 地址长度与 4
  qspi_cmd_struct.data counter = rlen; //读数据长度
  qspi cmd struct.second dummy cycle num = 0;
  gspi cmd struct.operation mode = QSPI OPERATE MODE 144;//四线输入输出模式
  qspi_cmd_struct.read_status_config = QSPI_RSTSC_HW_AUTO;
  qspi cmd struct.read status enable = FALSE;
  qspi cmd struct.write data enable = FALSE;
  qspi cmd operation kick(QSPI1, &qspi cmd struct); //设置命令端口
  do
```

```
{
```

if(rlen>=128) //FIFO 最大 128 字节

```
len=128;
        len=rlen;
     while(qspi flag get(QSPI1, QSPI RXFIFORDY FLAG) == RESET);
     for(i = 0; i < len; i++)
         *pbuff++ = qspi_byte_read(QSPI1);
     rlen-=len;
  }while(rlen);
  while(qspi_flag_get(QSPI1, QSPI_CMDSTS_FLAG) == RESET){}
  qspi flag clear(QSPI1, QSPI CMDSTS FLAG);
* @param sec_addr: the sector address for erase
void qspi erase(uint32 t sec addr)
  qspi write enable();//写使能
  esmt32m_cmd_erase_config(&esmt32m cmd config, sec addr);//擦除结构体配置
  qspi cmd operation kick(QSPI1, &esmt32m cmd config);//执行擦除操作
  /* wait command completed */
  while(qspi_flag_get(QSPI1, QSPI_CMDSTS_FLAG) == RESET);//等待擦除完成
  qspi flag clear(QSPI1, QSPI CMDSTS FLAG);
  qspi busy check();
* @brief esmt32m cmd write config
* @param qspi cmd struct: the pointer for qspi cmd type parameter
* @param addr: write start address
* @param counter: write data counter
void esmt32m_cmd_write_config(qspi_cmd_type *qspi_cmd_struct, uint32_t addr, uint32_t counter)
  qspi cmd struct->pe mode enable = FALSE;
  qspi cmd struct->pe mode operate code = 0;
  qspi cmd struct->instruction code=0x32;//写指令
```

```
qspi cmd struct->instruction length = QSPI CMD INSLEN 1 BYTE;
  qspi cmd struct->address code = addr;//写地址
  qspi cmd struct->address length = QSPI CMD ADRLEN 3 BYTE;
  gspi cmd struct->data counter = counter;//写数据长度
  qspi cmd struct->second dummy cycle num = 0;
  qspi cmd struct->operation mode = QSPI OPERATE MODE 114;
  qspi cmd struct->read status_config = QSPI_RSTSC_HW_AUTO;
  qspi cmd struct->read status enable = FALSE;
  qspi cmd struct->write data enable = TRUE;
* @brief qspi write data
* @param addr: the address for write
* @param total len: the length for write
* @param buf: the pointer for write data
* @retval none
void qspi data write(uint32 t addr, uint32 t total len, uint8 t* buf)
  uint32 t i, len = total len;
  do{
     gspi write enable();//写使能·
     if(total len >= FLASH PAGE PROGRAM SIZE){
        len = FLASH PAGE PROGRAM SIZE;
        len = total len;
     esmt32m cmd write config(&esmt32m cmd config, addr, len);//结构体配置
     qspi cmd operation kick(QSPI1, &esmt32m cmd config);//执行操作
     for(i = 0; i < len; ++i)
        while(qspi flag get(QSPI1, QSPI TXFIFORDY FLAG) == RESET);
        qspi_byte_write(QSPI1, *buf++);
     total len -= len;
     addr += len;
     while(qspi flag get(QSPI1, QSPI CMDSTS FLAG) == RESET);
     qspi_flag_clear(QSPI1, QSPI_CMDSTS_FLAG);
     qspi busy check();//等待忙完成
```

}while(total_len);

10.2.3 SFC 驱动程序

```
除上述常规 QSPI 驱动方式外,部分主控 MCU(如华芯微特的 SWM341 系列芯片)可能携带有
SFC(Serial Flash Controller)串行 Flash 控制器,可以使用这种控制器进行驱动以获取更快的读取速度。
 函数名称: SFC Init()
 功能说明: SFC (Serial Flash Controller) 初始化
       入: SFC_InitStructure * initStruct SFC 初始化配置值
 注意事项:无
void SFC_Init(SFC_InitStructure * initStruct)
   SYS->CLKEN1 |= (1 << SYS_CLKEN1_SFC_Pos);</pre>
   *((__IO uint32_t *)((uint32_t )&SFC->CFG + 0x3F4)) = 7;
   SFC->CFG &= ~(SFC CFG CLKDIV Msk | SFC CFG DATA4L RD Msk | SFC CFG DATA4L PP Msk);
   SFC->CFG |= (initStruct->ClkDiv << SFC_CFG_CLKDIV_Pos) |</pre>
               (initStruct->Width Read << SFC CFG DATA4L RD Pos)
               (initStruct->Width_PageProgram << SFC_CFG_DATA4L_PP_Pos);</pre>
   SFC->CFG |= (1 << SFC CFG CMDWREN Pos);</pre>
   SFC->CMDAHB &= ~(SFC_CMDAHB_READ_Msk | SFC_CMDAHB_PP_Msk);
   SFC->CMDAHB |= (initStruct->Cmd_Read << SFC_CMDAHB_READ_Pos) |</pre>
                  (initStruct->Cmd_PageProgram << SFC_CMDAHB_PP_Pos);</pre>
   SFC->CFG &= ~(1 << SFC CFG CMDWREN Pos);</pre>
   SFC->TIM &= ~(SFC_TIM_WIP_CHK_ITV_Msk | SFC_TIM_WIP_CHK_LMT_Msk);
   SFC->TIM |= ((CyclesPerUs / 10) << SFC_TIM_WIP_CHK_ITV_Pos) / //2048 * (CyclesPerUs / 10)
  CyclesPerUs us = 0.2 \text{ ms}
               (255 << SFC TIM WIP CHK LMT Pos);</pre>
void bsp_sfc_config(uint8_t width)
   SFC InitStructure SFC initStruct;
   /* SFC 使用专用的 FSPI(Flash SPI) 接口连接 SPI Flash */
   PORT_Init(PORTD, PIN5, PORTD_PIN5_FSPI_SCLK, 0);
   PORT Init(PORTD, PIN6, PORTD PIN6 FSPI SSEL, 0);
   PORT_Init(PORTD, PIN8, PORTD_PIN8_FSPI_MOSI, 1);
   PORT_Init(PORTD, PIN7, PORTD_PIN7_FSPI_MISO, 1);
   PORT_Init(PORTD, PIN3, PORTD_PIN3_FSPI_DATA2, 1);
```

```
PORT_Init(PORTD, PIN4, PORTD_PIN4_FSPI_DATA3, 1);
 switch(width)
 case 1:
 default:
     SFC initStruct.ClkDiv = SFC CLKDIV 4;
     SFC_initStruct.Cmd_Read = 0x03;
     SFC initStruct.Width Read = SFC RDWIDTH 1;
     SFC_initStruct.Cmd_PageProgram = 0x02;
     SFC_initStruct.Width_PageProgram = SFC_PPWIDTH_1;
     break;
 case 2:
     SFC initStruct.ClkDiv = SFC CLKDIV 4;
     SFC_initStruct.Cmd_Read = 0xBB;
     SFC_initStruct.Width_Read = SFC_RDWIDTH_2;
     SFC_initStruct.Cmd_PageProgram = 0x02;
     SFC_initStruct.Width_PageProgram = SFC_PPWIDTH_1;
     break;
 case 4:
     SFC initStruct.ClkDiv = SFC CLKDIV 4;
     SFC_initStruct.Cmd_Read = 0xEB;
     SFC initStruct.Width Read = SFC RDWIDTH 4;
     SFC initStruct.Cmd PageProgram = 0x32;
     SFC_initStruct.Width_PageProgram = SFC_PPWIDTH_4;
     break;
 SFC_Init(&SFC_initStruct);
函数名称: SFC Write()
功能说明: SPI Flash 数据写入
        uint32_t buff[]
                          要写入 Flash 中的数据
注意事项:要写入的数据必须全部在同一页内,即 addr/256 == (addr+(cnt-1)*4)/256
         当 cnt > 4 时, LCD DCLK 输出可能出现间断(| | | | | | | |
| |),这种情况下有些屏幕会显示异常,遇
         到这种情况,可通过以 cnt = 4 多次调用 SFC Write() 解决
```

```
void SFC_Write(uint32_t addr, uint32_t buff[], uint32_t cnt)
  SFC->CFG |= (1 << SFC CFG WREN Pos);</pre>
   for(int i = 0; i < cnt; i++)</pre>
      *((volatile unsigned int *)(0x70000000+addr+i*4)) = buff[i];
  while(SFC->SR & SFC_SR_BUSY_Msk) __NOP();
  SFC->CFG &= ~SFC_CFG_WREN_Msk;
 函数名称: SFC Read()
 功能说明: SPI Flash 数据读取
 输 入: uint32 t addr 要读取的数据在 Flash 中的地址,字对齐
         uint32_t buff[] 读取到的数据存入 buff 指向的内存
                          要读取的数据的个数,以字为单位
         uint32 t cnt
 注意事项:无
/oid SFC_Read(uint32_t addr, uint32_t buff[], uint32_t cnt)
   for(int i = 0; i < cnt; i++)</pre>
      buff[i] = *((volatile unsigned int *)(0x70000000+addr+i*4));
 函数名称: SFC Erase()
 功能说明: SPI Flash 扇区擦除,每个扇区 4K 字节
 输 入: uint32_t addr 要擦除扇区的地址,必须 4K 对齐,即 addr%4096 == 0
 注意事项:无
void SFC_Erase(uint32_t addr, uint8_t wait)
  SFC_EraseEx(addr, SFC_CMD_ERASE_SECTOR, wait);
 函数名称: SFC EraseEx()
 功能说明: SPI Flash 擦除,通过提供不同的命令码支持片擦、块擦、扇区擦
                       要擦除的块的地址,当 addr == 0xFFFFFFFFF 时,执行片擦
     \lambda: uint32 t addr
目不同命令码
         uint8_t wait 1 等待 Flash 完成擦除操作后再返回 0 发出擦除命令后立即返回
```

```
/oid SFC_EraseEx(uint32_t addr, uint8_t cmd, uint8_t wait)
   uint8_t type = (addr == 0xFFFFFFF) ? 5 : 7;
   SFC->ADDR = addr;
   SFC->CFG &= ~SFC_CFG_CMDTYPE_Msk;
   SFC->CFG |= (1 << SFC_CFG_WREN_Pos) |</pre>
               (1 << SFC_CFG_CMDWREN_Pos)</pre>
               (type << SFC_CFG_CMDTYPE_Pos);</pre>
   SFC \rightarrow CMD = cmd;
   SFC \rightarrow GO = 1;
   for(int i = 0; i < CyclesPerUs; i++) __NOP(); //等待命令发出
   SFC->CFG &= ~SFC_CFG_WREN_Msk;
   if(wait)
       while(SFC_FlashBusy()) __NOP();
 函数名称: SFC_QuadSwitch()
 功能说明: SPI Flash Quad 模式开关
/oid SFC_QuadSwitch(uint8_t on)
   uint16_t reg = (SFC_ReadStatusReg(SFC_CMD_READ_STATUS_REG2) << 8) |</pre>
                   (SFC_ReadStatusReg(SFC_CMD_READ_STATUS_REG1) << 0);</pre>
   if(on)
       reg |= (1 << SFC_STATUS_REG_QUAD_Pos);</pre>
   else
       reg &=~(1 << SFC_STATUS_REG_QUAD_Pos);</pre>
   SFC_WriteStatusReg(SFC_CMD_WRITE_STATUS_REG1, reg);
```

11 电容触摸模块

11.1 引脚介绍

电容模块 IC 是用 GT911,这个模块是用 IIC 通信,还有一个中断引脚,如有触摸按下中断引脚会 有电平变化。图 4.1 是 GT911 与主控连接图。



图 4.1

11.2 寄存器介绍

图 4.2 是介绍本次用到的寄存器功能,如想知道其他寄存器功能,请自行查询。读取芯片 ID 可测试硬件通信是否正常。

寄存器	功能
0x8040	控制寄存器
0x8047	配置起始地址寄存器
0x80FF	校验和寄存器
0x8140	芯片ID寄存器
0x814E	当前触摸状态
0x8150	第一触摸点数据地址
0x8158	第二触摸点数据地址
0x8160	第三触摸点数据地址
0x8168	第四触摸点数据地址
0x8170	第五触摸点数据地址

图 4.2

11.3 电容触摸驱动程序

#define TP_GPIO_RST	GPIOA	
#define TP_PIN_RST	PIN5	
#define TP_GPIO_INT	GPIOD	
#define TP_PIN_INT	PINO	
	1 11 10	
#define TP_PORT_SCL	PORTA	
#define TP_PIN_SCL	PIN1	
#define TP_PIN_SCL_FUN	N PORTA	A_PIN1_I2C0_SCL
#define TP PORT SDA	PORTA	1
#define TP PIN SDA	PIN0	
#define TP PIN SDA FU	N PORT.	A PINO I2CO SDA
#define GT_CTRL_REG	0X8040	//GT911 控制寄存器
#define GT_CFGS_REG	0X8047	//GT911 配置起始地址寄存器
#define GT_CHECK_REG	0X80FF	//GT911 校验和寄存器
#define GT_PID_REG	0X8140	//GT911 产品 ID 寄存器
#define GT_GSTID_REG	0X814E	//GT911 当前检测到的触摸情况
#define GT_TP1_REG	0X8150	//第一个触摸点数据地址
#define GT_TP2_REG	0X8158	//第二个触摸点数据地址
#define GT_TP3_REG	0X8160	//第三个触摸点数据地址
#define GT_TP4_REG	0X8168	//第四个触摸点数据地址
#define GT_TP5_REG	0X8170	//第五个触摸点数据地址
/**		
* @brief 向 GT911 写入-	一次数据	
* @param reg 起始寄存器	择地址	
* @param buf 数据缓缓有	承区	
* @param len 写数据长度		
* @return 0,成功;1,失败.		
*/		
uint8_t GT911_WR_Reg(ui	int16_t reg, u	int8_t * buf, uint8_t len)
{		
uint32_t i;		
uint8_t ack;		
$ack = I2C_Start(I2C0, ($	GT9x_ADDR	$R << 1) \mid 0, 1);$
if (ack == 0)		
goto wr_fail;		
ack = 12C Write(12C0 -	reg >> 8 1	
if (ack == 0)	<u> </u>	
goto wr fail		
goto wi_ian,		

```
ack = I2C_Write(I2C0, reg & 0XFF, 1);
   if (ack == 0)
      goto wr fail;
   for (i = 0; i < len; i++) {
      ack = I2C_Write(I2C0, buf[i], 1);
      if (ack == 0)
          goto wr_fail;
   I2C Stop(I2C0, 1);
   return 0;
wr fail:
   I2C Stop(I2C0, 1);
   return 1;
  @param reg 起始寄存器地址
  @param buf 数据缓缓存区
 @param len 读数据长度
uint8 t GT911 RD Reg(uint16 t reg, uint8 t * buf, uint8 t len)
   uint8 t i;
   uint8_t ack;
   ack = I2C_Start(I2C0, (GT9x_ADDR << 1) | 0, 1);
   if (ack == 0) {
      goto rd fail;
   ack = I2C Write(I2C0, reg >> 8, 1);
   if (ack == 0) {
      goto rd fail;
   ack = I2C Write(I2C0, reg & 0XFF, 1);
   if (ack == 0) {
      goto rd_fail;
   swm_delay_ms(5);//此处必须延时等待一会再启动
   ack = I2C_Start(I2C0, (GT9x_ADDR << 1) | 1, 1); //ReStart
```

```
if (ack == 0) {
      goto rd fail;
   for (i = 0; i < len - 1; i++)
      buf[i] = I2C Read(I2C0, 1, 1);
   buf[i] = I2C Read(I2C0, 0, 1);
   I2C Stop(I2C0, 1);
   return 0;
rd fail:
   I2C_Stop(I2C0, 1);
   return 1;
 * @brief G911 软复位操作
void GT911 Soft Reset(void)
   uint8 t buf[1];
  buf[0] = 0x01;
   GT911 WR Reg(GT911 COMMAND REG, (uint8 t*)buf, 1);
 @brief GT911 硬复位操作,RST 为低电平时, INT 持续为低电平, 1ms 后 RST 置为高电平, 10ms 后 INT 设置为输
   使 GT911 地址设定为 0xBA/0x28。
void GT911 Reset Sequence(uint8 tucAddr) //未使用
  //GT911 RST INT GPIO Init();
  switch (ucAddr) {
   case 0xBA:
      GT911 RST 0(); //RST 引脚低电平
      GT911 INT 0(); //INT 引脚低电平
      swm delay ms(30); //延时 30ms, 最短1
      GT911 INT 0(); //INT 引脚低电平
      swm_delay_ms(30); //延时 30ms, 最短 20
      GT911 INT_0();
      swm delay ms(30); //延时 30ms, 最短 20
      GT911_INT_1();
      break;
   case 0x28:
```

```
GT911 RST 0(); //RST 引脚低电平
     GT911 INT 1(); //INT 引脚高电平
     swm delay ms(30); //延时 30ms, 最短1
     GT911 RST 1(); //RST 引脚高电平
     GT911 INT 1(); //INT 引脚高电平
     swm delay ms(30); //延时 30ms, 最短 20
     GT911 INT 0();
     swm_delay_ms(30); //延时 30ms, 最短 20
     GT911 INT 1();
  default: //其他默认为 0xBA
     GT911 RST 0(); //RST 引脚低电平
     GT911 INT 0(); //INT 引脚低电平
     swm delay ms(30); //延时 30ms, 最短1
     GT911_INT_0(); //INT 引脚低电平
     swm delay ms(30); //延时 30ms, 最短 20
     GT911 INT 0();
     swm delay ms(30); //延时 30ms, 最短 20
     GT911 INT 1();
     break;
* @brief GT911 初始化
 @return 0 初始化成功 1 初始化失败非 GT911
uint8 t GT911 Init(void)
  uint8 t temp[4]; uint16 t i = 0;
  I2C InitStructure I2C initStruct;
  PORT_Init(TP_PORT_SCL, TP_PIN_SCL, TP_PIN_SCL FUN, 1); //配置为 I2C0 SCL 引脚
                                                     //必须使能上拉
  TP PORT SCL->PULLU \models (1 << TP PIN SCL);
  TP PORT SCL->OPEND \models (1 << TP PIN SCL);
                                                      //开漏
  PORT Init(TP PORT SDA, TP PIN SDA, TP PIN SDA FUN, 1); //配置为 I2C0 SDA 引脚
  TP PORT SDA->PULLU |= (1 << TP PIN SDA);
  TP PORT SDA->OPEND \models (1 << TP PIN SDA);
  I2C initStruct.Master = 1;
  I2C initStruct.Addr10b = 0;
  I2C initStruct.MstClk = 100000;
  I2C initStruct.TXEmptyIEn = 0; //发送寄存器空中断使能
  I2C initStruct.RXNotEmptyIEn = 0;//接收寄存器非空中断使能
```

I2C_Init(I2C0, &I2C_initStruct); I2C_Open(I2C0);

```
GPIO Init(TP GPIO INT, TP PIN INT, 0, 0, 1, 0); // 输入,开启下拉。复位时 INT 为低,选择 0xBA 作为地址
  GPIO Init(TP GPIO RST, TP PIN RST, 1, 1, 0, 0); //复位引脚初始化
  GPIO ClrBit(TP GPIO RST, TP PIN RST);//复位拉低
  swm delay ms(10);
  GPIO SetBit(TP GPIO RST, TP PIN RST); //复位拉高
  swm delay ms(10);
  temp[0] = 0x02;
  GT911 WR Reg(GT CTRL REG, temp, 1); // 软复位
  swm delay ms(100);
  GT911 Reset Sequence(0xBA);//硬复位 设置复位后地址 0xBA
  GT911 RD Reg(GT PID REG, temp, 4);//读取产品 ID
  if (strcmp((char *)temp, "911") == 0)//ID==911
     temp[0] = 0X02;
     GT911 WR Reg(GT CTRL REG, temp, 1);//软复位 GT911
     GT911_RD_Reg(GT_CFGS_REG, temp, 1);//读取 GT_CFGS_REG 寄存器
     swm delay ms(10);
     temp[0] = 0X00;
     GT911 WR Reg(GT CTRL REG, temp, 1);//结束复位
     return 0;
  return 1;
 @param mode 0 正常扫描
 @return 0 无触摸 1 有触摸
uint8 t GT911 Scan(uint8 t mode)
  uint8 t buf[4];
  uint8 t i = 0, res = 0;
  uint8 t temp, temp sta;
  uint8 t cnt = 0;
  uint8 t status = 0;
  uint8 t ret reset = 0;
  //读取触摸点的状态
  if (GT911 RD Reg(GT GSTID REG, &status, 1)) {
     ret reset = 1;
     goto reset lb;
```

```
if (TP Dev.status & TP PRES DOWN) {
   switch (status) {
   case 0x00: {
      res = 1;
      goto ret lb;
   case 0xff: {
      res = 0;
      TP Dev.status = 0x00;
      goto ret lb;
   default:
      break;
cnt = status \& 0X0f;
if (status & 0X80 && cnt < 6) {
   temp = 0;
   if (GT911_WR_Reg(GT_GSTID_REG, &temp, 1)) {
      ret reset = 1;
      goto reset_lb;
if (!cnt) {
   goto ret lb;
                      //将点的个数转换为1的位数,匹配 TP Dev.sta 定义
temp = 0XFF \ll cnt;
temp sta = TP Dev.status;
TP Dev.status = (~temp) | TP PRES DOWN | TP CATH PRES;
TP_Dev.x[4] = TP_Dev.x[0]; //保存触点 0 的数据
TP Dev.y[4] = TP Dev.y[0];
for (i = 0; i < 5; i++) {
   if (TP Dev.status & (1 \le i)) {
      //读取 XY 坐标值
      if (GT911 RD Reg(GT911 TPX TBL[i], buf, 4)) {
          ret reset = 1;
          goto reset lb;
      TP Dev.x[i] = ((uint16 t)(buf[1] \& 0X0F) \le 8) + buf[0];
      TP Dev.y[i] = ((uint16 \ t)(buf[3] \& 0X0F) \le 8) + buf[2];
```

```
res = 1;
   if (TP_Dev.x[0] < LCD_HDOT && TP_Dev.y[0] < LCD_VDOT) {
      goto ret lb;
   if (cnt > 1) {
      TP\_Dev.x[0] = TP\_Dev.x[1];
      TP\_Dev.y[0] = TP\_Dev.y[1];
   } else {
      TP Dev.x[0] = TP Dev.x[4];
      TP Dev.y[0] = TP Dev.y[4];
      status = 0X80;
      TP Dev.status = temp sta; //恢复 TP Dev.sta
ret lb:
   if ((status & 0X8F) == 0X80)//无触摸点按下
      if (TP Dev.status & TP PRES DOWN) //之前是被按下的
         TP Dev.status &=~(1 << 7); //标记按键松开
      } else {
         TP Dev.x[0] = 0xffff;
         TP\_Dev.y[0] = 0xffff;
         TP Dev.status &= 0XE0; //清除点有效标记
   return res;
reset lb:
   if (ret reset) {
      GT911 Soft Reset();
   return res;
```

12 GUI 工具使用-HMI

12.1 GUI-HMI 概述

GT-HMI 是高通专为 GUI 用户开发的界面设计和编辑工具,包含 GT-HMI Designer 和 GT-HMI Engine 两款软件,上位机 GT-HMI Designer 自带图形库并包含多种控件供开发者使用,可以帮助用户快速创作出富有创意的 UI 图形交互效果。下位机 GT-HMI Engine 是一款高效的嵌入式 UI 引擎,可以帮助用户更快的构建、集成和优化 UI 应用程序;GT-HMI 工具为开发者提供了创新、高效的解决方案,让用户轻松实现自己的图形界面想法,有助于用户节省大量开发时间,提升开发效率,降低开发成本,从而增强产品的竞争力和用户体验,是开发者在使用 GUI 时的第一选择。

12.2 GT-GUI LCD 模组与 HMI 工具使用

GT-GUI LCD 7 寸模组配合我司 GUI-LCD 开发板和 GT-HMI Designer 上位机设计界面使用,可以 直接在我们移植好的示例工程上进行开发,提高开发效率。也可以使用 GT-GUI LCD 7 寸模组配合客 户的自己的单片机进行开发,后面介绍 HMI 界面移植。

获取 GUI-HMI 工具的方式及视频教程:

- 1. 软件下载链接: 高通字库官方网站<u>高通字库-首页 (gaotongfont.cn)</u>
- 2. 说明书下载: <u>高通字库-GT-HMI Designer 用户手册 (gaotongfont.cn)</u>
- 3. 软件视频教程: <u>OPEN_GT 的个人空间_哔哩哔哩_bilibili</u>

12.3 GT-HMI Designer 上位机代码移植

下位机配合 GT-HMI Designer 上位机设计界面非常快,本小节讲解下位机与上位机配合使用。

第一步: 首先在 GT-HMI Designer 上新建工程设计界面,设计界面教程可参考"GT-HMI Designer 用户手册"。然后准备一个已经移植好 GT-HMI Engine 的工程,(使用 GUI-LCD 开发板可以省略移 植 Engine 的过程,直接使用提供的示例工程即可),将 Designer 上位机代码移植到工程运行

第二步: GT-HMI Designer 工程目录下的 screen 目录是每个界面的程序源码,需要把这部分源码 添加到 keil5 工程上,在 main 函数里面初始化 gt_ui_init()函数接口。这里还没完,还需要将 board 目录的 gt_port_vf.c, gt_gui_driver.lib 和 gt_gui_driver.h 替换工程 GT-HMI-Engine\driver 下的同名文件。 第三步:将 board 目录下的 resource.bin 烧录到存储芯片里面去。

名称	修改日期	类型	大小				
c gt_init_screen_1.c	2023/9/5 16:20	C 源文件	7 KB				
c gt_init_screen_2.c	2023/9/5 16:20	C 源文件	7 KB				
gt_init_screen_home.c	2023/9/5 16:20	C 源文件	2 KB				
c gt_ui.c	2023/9/5 16:20	C 源文件	1 KB				
c gt ui.h	2023/9/5 16:20	C Header 源文件	1 KB				

图 11.1 screen 目录下的文件

			N.
名称	修改日期	类型	大小
fontsOffset.conf	2023/9/5 16:21	CONF 文件	1 KB
🖸 gt_gui_driver.h	2023/9/5 16:21	C Header 源文件	8 KB
🖩 gt_gui_driver.lib	2023/9/5 16:21	Object File Library	80 KB
gt_port_vf.c	2023/9/5 16:21	C 源文件	3 KB
imgs.conf	2023/9/5 16:21	CONF 文件	4 KB
📄 resource.bin	2023/9/5 16:21	BIN 文件	5,021 KB

图 11.2 board 目录下的文件

烧录 bin 文件步骤如下

注:强烈推荐使用 TF 卡升级方法进行升级! 详见(12.7 HMI TF/SD 卡升级方法)章节.

第一步:准备好如下烧录器,烧录器连接的是最下面四行,图 11.3 右边表格表示烧录器连接存储 芯片的引脚号。



图 11.3

第二步:将烧录器和存储芯片引脚连接起来,图 11.4 为开发板上的存储芯片与预留座子图,右边表格表示座子对应芯片的引脚号,若使用型号为搭载了 GUI 芯片的 7 寸液晶模组时,请连接在原理图设计及 PCB 布线时预留的 8PIN 接口。



图 11.4



图 11.5 存储芯片与烧录器连接图 第三步:打开 FlyPRO 烧录软件,选择 FlyPRO 上方的芯片-检测芯片型号。



图 11.6

第四步:点击 FlyPRO 软件界面上方的加载,将所需要烧入的 bin 文件加载进去。

文件(F) 编辑(E) 芯片(D) 操作(O) 编程器(A) 查挑范围(I):	✓ ③ 沙 ▷ Ⅲ ▼ 修改日期 类型 2023/9/5 16:21 CONF 文件 2023/9/5 16:21 C Header 源文件 2023/9/5 16:21 C Header 源文件	大小 1 KB 8 KB
か が ま ホ	修改日期 类型 2023/9/5 16:21 CONF 文件 2023/9/5 16:21 C Header 源文件 2023/9/5 16:21 Object File Library	大小 1 KB 8 KB
また内容:●● 本● 操 除 音 空 空 端 程 程 校 验	2023/9/5 16:21 C 源文件 2023/9/5 16:21 CONF 文件 2023/9/5 16:21 BIN 文件	80 KB 3 KB 4 KB 5,021 KB
▲ 二 広片型号: Z825Q168 芯片丁商: Zbit Semico 芯片香里: 16 Mbits 敷据文件: 文件校验和: 梁冲校验和: (資) 研究科技 (注) 邮件 文件名(图): resource. bin	~	打开(0)

图 11.7

第五步:点击烧录软件的自动编程,选择单次烧录。等待程序将 bin 文件烧录进 flash。(这个 过 程必须全程按住 RST 按钮,否则烧录失败),图 11.8 为成功烧录的界面。

FlyPRO V4.55(2022-12 文件(F) 编辑(E) 芯片(D)	-20) 操作(O) 系	<u> </u> ■編(A) 報助	i(H) Langu	age					×
🤌 加載 🔹 📙 保存	愛中区	参 芯片	• 🖏 Rei	直 选项	🕹 信息	🤴 操作	选项	0	
手动操作 自动编程 操作 内容: (+ +) (() 提望 発 空空 程 授 授 設	文件开始地地 加數文字中开始地地地 如數代文节有加數文字中 加數文字节本數、加 期數接種检查 加數按接種 空空检查查 编程三成 推會	1:0H 1:0H ② 中区:使用FFH 228A BDF7H 25.14 MB (5,3 5)	青空 186,214 字节	;)					
	校验成功 用时: 80.95								
■ 単广焼水	<								>
	芯片型号: 芯片厂商: 芯片容量:	PY25Q128HA [SC Puya Semiconduc 128 Mbits	P8] tor			话 좞 뽔:	SOP8	-200	
and Detected and	参据文件:	E:\temp\7c was	hing\board\re	source.b	ain	VE HUBB			
成功: 医宫宫宫宫	文件校验和:	228A BDF7H		en n anos					
失败: 医副副副的	缓油标验和	CEAD 0700H							_

图 11.8

12.4 GT-HMI-Engine 代码移植

GT-HMI-Engine 代码移植很重要,在hmi 上位机设计的界面需要依赖这些文件才能使用,下面介 绍移植步骤(下面介绍的步骤是以雅特力的 AT32F437VGT7 为例,在 keil5 环境下完成的,其他芯片 移植过程基本一致)。

第一步: 首先用 git 的下载 GT-HMI-Engine 源代码。

在 git bash 上使用



图 11.9

第二步:将 GT-HMI-Engine 源码添加到功能目录里面去,并添加到 keil5 的工程里面去,

Project Targets: 📉 🗙 🗲 🗲	Groups: 🖄 🗙 🗲 🗲	Files: 🗙 🗲 🗲
lash_write_read	APP bsp firmware cmsis readme driver Core barcode draw png qrcode extra font hal others utils widgets	gt_disp.c gt_draw.c gt_event.c gt_fs.c gt_graph_base.c gt_handler.c gt_indev.c gt_mem.c gt_obj_pos.c gt_obj_scroll.c gt_refr.c gt_style.c gt_timer.c
Set as Current Target		Add Files

图 11.10

第三步: 打开 gnu 配置进行编译,图 11.11 为参考的配置,不同的 keil5 版本配置 gnu 界面都不一样。这里 gnu 配置必须打开,不然会报很多错误。

Devi	ce Target Output Listing Use	er C/C++ Asm Linker Debug	Vtilities
F	Preprocessor Symbols		
	Define: AT32F437ZMT7,USE_STDP	PERIPH_DRIVER.AT_START_F437_V1	
, i	Undefine:		
	anguage / Code Generation		
E	Execute-only Code	Strict ANSI C War	nings: All Warnings 💌
0	ptimization: Level 0 (-00) -	Enum Container always int	Thumb Mode
Г	Optimize for Time	Plain Char is Signed	No Auto Includes
Г	Split Load and Store Multiple	Read-Only Position Independent	C99 Mode
F	One ELF Section per Function	Read-Write Position Independent	GNU extensions
	Include\inc;\at32f435_437_board	l;Vibraries\drivers\inc;Vibraries\cmsis\cm4\co	pre_support;Vibraries\cr
	Misc		
	Controls I		
C	Compiler -c99 -gnu -c -cpu Cortex-M4	4.fp.sp -g -00apcs=interworksplit_sections -	/inc -l
	Control [/al321435_457_board -1/iii	branes/drivers/inc -1/libranes/cmsis/cm4/core	support -i
	sting		
	sting		
	sting		
	sting OK	Cancel Defaults	Help
	string OK	Cancel Defaults 図 11 11	Help
		Cancel Defaults 图 11.11	Help
与 Target 酉	oĸ 配置,Use MicroLIB也	Cancel Defaults 图 11.11 2.需要打开,不然也会报错	Help
勺 Target 酉	org for Target 'flash_write_read'	Cancel Defaults 图 11.11 2需要打开,不然也会报错	Help •
勺 Target 酉 ₩ Optio	otting 1 0K 配置, Use MicroLIB 也 ons for Target 'flash_write_read' Target [Output] Listing Isar	Cancel Defaults 图 11.11 2.需要打开,不然也会报错	Help
力 Target 酉 1 Device	ons for Target 'flash_write_read' Target Output Listing Vser	Cancel Defaults 图 11.11 2需要打开,不然也会报错	• Vtilities
力 Target 圉 図 Optic Device AtteryTe	oK 配置, Use MicroLIB也 ons for Target 'flash_write_read' Target Output Listing User ek -AT32F437VGT7	Cancel Defaults 图 11.11 2需要打开,不然也会报错 C/C++ Asm Linker Debug Code Generation	• Kelp
勺 Target 聲 ♥ Optio Device AtteryTe	oK 配置, Use MicroLIB也 ons for Target 'flash_write_read' Target Output Listing User ek -AT32F437VGT7 Xtal (MHz)	Cancel Defaults 图 11.11 2.需要打开,不然也会报错 C/C++ Asm Linker Debug Code Generation ARM Compiler: Use	Help • • • • • • • • • • • • • • • • • • •
为 Target 聲 ☑ Optio Device AtteryTe	oK 配置, Use MicroLIB 也 ons for Target 'flash_write_read' Target Output Listing User ek -AT32F437VGT7 Xtal (MHz)	Cancel Defaults 图 11.11 2.需要打开,不然也会报错 C/C++ Asm Linker Debug Code Generation ARM Compiler: Use	• Help
为 Target 聲 ₩ Optio Device ArteryTe Operati	ork 记置, Use MicroLIB 也 ons for Target 'flash_write_read' Target Output Listing User ek -AT32F437VGT7 Xtal (MHz) ng system: None	Cancel Defaults 图 11.11 2需要打开,不然也会报错 C/C++ Asm Linker Debug Code Generation ARM Compiler: Use	• Kelp • Vtilities • default compiler version 5 •
为 Target 僅 ☑ Optio Device ArteryTe System	oK 配置, Use MicroLIB也 ons for Target 'flash_write_read' Target Output Listing User ek -AT32F437VGT7 Xtal (MHz) ng system: None Viewer File:	Cancel Defaults 图 11.11 2需要打开,不然也会报错 C/C++ Asm Linker Debug Code Generation ARM Compiler: Use Use Cross-Module Op V Use MicroLIB	Help N Vtilities edefault compiler version 5 ▼ ptimization Big Endian
为 Target 聲	oK 配置, Use MicroLIB也 ons for Target 'flash_write_read' Target Output Listing User ek -AT32F437VGT7 Xtal (MHz) ng system: None Viewer File: 5437xx_v2.svd	Cancel Defaults 图 11.11 2.需要打开,不然也会报错 C/C++ Asm Linker Debug Code Generation ARM Compiler: Use Use Cross-Module Op マ Use MicroLIB Floating Point Hardware:	Help Help Vtilities edefault compiler version 5 etimization Big Endian Single Precision
为 Target ₪	otk 記置, Use MicroLIB也 ons for Target 'flash_write_read' Target Output Listing User ek -AT32F437VGT7 Xtal (MHz) ng system: None Viewer File: 5437xx_v2.svd e Custom File	Cancel Defaults 图 11.11 2.需要打开,不然也会报错 C/C++ Asm Linker Debug Code Generation ARM Compiler: Use Use Cross-Module Op ▼ Use MicroLIB Floating Point Hardware:	Help • <
为 Target 僅 Device ArteryTe Operati System AT32F Us Read	oK 記置, Use MicroLIB也 ons for Target 'flash_write_read' Target Output Listing User ek -AT32F437VGT7 Xtal (MHz) ing system: None Viewer File: 437xx_v2.svd e Custom File	Cancel Defaults 图 11.11 2需要打开,不然也会报错 C/C++ Asm Linker Debug Code Generation ARM Compiler: Use Use Cross-Module Op V Use MicroLIB Roating Point Hardware: Read/Write Memory Area	v v v v v v v v v v v v v v
为 Target 聲 ☑ Option Device ArteryTe Operation System AT32F □ Us defaul	otherwise OK 印名目, Use MicroLIB 也 ons for Target 'flash_write_read' Target Output Listing User ek -AT32F437VGT7 Xtal (MHz) ng system: None Viewer File: 437xx_v2.svd e Custom File d/Only Memory Areas t off-chip Start	Cancel Defaults 图 11.11 2.需要打开,不然也会报错 C/C++ Asm Linker Debug Code Generation ARM Compiler: Use Use Cross-Module Op ▼ Use MicroLIB Roating Point Hardware: Startup Read/Write Memory Area default off-chip Sta	Help •
为 Target ₪	OK OK OK OS OS <td>Cancel Defaults 图 11.11 2 需要打开,不然也会报错 Code Generation ARM Compiler: Use Use Cross-Module Op ✓ Use MicroLIB Roating Point Hardware: Startup Code Generation Read/Write Memory Area default off-chip Sta</td> <td>Help •</td>	Cancel Defaults 图 11.11 2 需要打开,不然也会报错 Code Generation ARM Compiler: Use Use Cross-Module Op ✓ Use MicroLIB Roating Point Hardware: Startup Code Generation Read/Write Memory Area default off-chip Sta	Help •

图 11.12

Cancel

~

RAM3:

on-chip

IRAM2:

IRAM1: 0x20000000

Defaults

0x60000

Г

Г

Help

第四步:编译通过之后添加 spi_wr、_flush_cb、read_cb、read_cb_btn 四个函数, spi_wr 是读取素 材图片的,支持 flash、SD 卡读取,_flush_cb 是刷屏函数接口, read_cb 是触摸上报接口, read_cb_btn 是按键上报接口。read_cb_btn 接口根据客户的要求添加,如果用不到,可定义空函数,就是这函数 里面什么也没有,防止编译报错。

¢

C

第五步:初始化 gt_init 函数, while(1)循环添加如下图操作, gt_tick_inc 为 GUI 系统提供 1ms 的

ROM3:

on-chip

IROM1:

IROM2:

5

0x8000000

0x100000

OK

心跳。



图 11.13

做完上面操作可显示一个按键控件看是否能正常显示,如显示不正常请检查_flush_cb刷屏函数是否正确。

控件能正常使用并能正常触摸,表明 GT-HMI-Engine 已移植成功。

12.5 接口函数代码

uin	t32_t spi_wr(uint8_t * data_write, uint32_t len_write, uint8_t * data_read, uint32_t len_read)
{	
	unsigned long ReadAddr;
	unsigned long addr, len;
	uint8_t cnt = 0;
	$uint32_t x, j = 0;$
	ReadAddr = *(data_write + 1) << 16: //高八位地址
	ReadAddr $+=$ *(data write + 2) << 8: //中八位地址
	ReadAddr += *(data write + 3): //低八位地址
	cnt = ReadAddr % 4;
	if $(cnt == 0)$ {
	addr = ReadAddr;
	}
	else {
	addr = ReadAddr - cnt;
	}
	$len = len_read + cnt;$
	if (len % 4 != 0) {
	len = len + 4 - (len % 4);
	}
	memcpy((volatile unsigned int *) (0×80368000) , (volatile unsigned int *) $(0 \times 70000000 + addr)$, len);
	memcpy(data_read, (volatile unsigned int *)(0x80368000 + cnt), len_read);
	raturn 1.
)	
y Voi	d flush cb(struct gt disp dry s * dry gt area st * area gt color t * color) {
. 01	

```
uint32 t x = 0, y, j = 0;
  uint32 t indx = 0;
  uint16 t color;
  uint16 t * p = & LCD Buffer[(area->y) * LCD WIDTH + (area->x)];
  uint16 t step = LCD WIDTH - area->w;
  if (area->w == LCD WIDTH)
      memcpy(p, color, area->w * area->h * 2);
      for (y = 0; y < area > h; y++) {
         memcpy(p, color, area->w * 2);
         p \neq (step + area \rightarrow w);
         color += (area->w);
void read cb(struct gt indev drv s * indev drv, gt indev data st * data) {
  if (!GT911 Scan(0)) {
      data->state = GT INDEV STATE RELEASED;
  data->point.x = TP_Dev.x[0];
  data->point.y = TP Dev.y[0];
  data->state = GT_INDEV_STATE_PRESSED;
```

注: read_cb_btn 接口函数,如有需求可联系我司技术人员提供。

12.6 HMI 示例移植

GT-HMI-Engine 移植成功后,就可以实现将 HMI 自行设计的界面移植到板子上,移植过程查看 GT-HMI Designer 上位机代码移植章节或参考"GT-HMI Engine 用户手册",下面讲解一下 HMI 示例移 植,以 GT-HMI Designer 软件示例界面中的 7 寸示例来说明移植过程。首先打开 7 寸示例工程。



可以看到该示例中使用并展示了多种控件的使用和交互方法,我们在点击仿真运行前,需要先另存为到其它路径。

home							
			Δ				
另存为项目							
	à → DELL (E:) → temp →			~ (5 在	temp 中搜索	
组织 ▼ 新建文件夹							
🖳 此电脑	名称	修改日期	类型		大小		
🧊 3D 对象	demo7	2023/7/19 9:	38 文件夹				
ShareFile(F)	📕 hmi	2023/7/18 11	:08 文件夹				
🛃 视频							
■ 图片							
🔮 文档							
↓ 下载							
♪ 音乐							
三 桌面							
🖕 OS (C:)							
DATA (D:)							
DELL (E:)							
文件名(N): demo7.g	Jtui						
保存举型(T): atui (*.at	5. ii)						

不勾选下次询问时,点击仿真会弹出编译环境设置,我们设置好开发板卡设置与字库配置。

字库编译环境:	keil5	~	
主控架构:	Cortex-M4	~	
编译器keil5路径:	D:\software\Keil\U\	/4\UV4.exe	
	选择路径		

可以看到仿真完成后,软件控制台打印出仿真编译产物的路径信息,路径为另存为时设置的工程路径。



我们打开工程目录,可以看到有多个子文件夹,其中 board 文件夹是提供给 GT-HMI 模块使用的, out 文件夹则是提供给非 GT-HMI 模块使用的,两者都是资源文件,包括生成的素材 bin 文件,图片 排布顺序以及字库调用库等。Keil5 文件夹中是编译自动生成的对应 GT-HMI 模块 keil 工程(与编译 环境设置中开发板设置对应,即 7 寸模块工程),screen 文件夹则是工程各页面的调用代码,sources 文件夹中是个图片素材及图片的数组调用代码。

名称	修改日期	类型	大小
board	2023/7/19 10:18	文件夹	
📙 keil5	2023/7/19 9:38	文件夹	
out	2023/7/19 10:18	文件夹	
screen	2023/7/19 9:53	文件夹	
sources	2023/7/19 10:16	文件夹	
📄 demo7.gtui	2023/7/19 10:27	GTUI 文件	277 K
prj.log	2023/7/19 10:18	文本文档	34 K

我们按照 12.3 章的内容将非 GT-HMI 模块使用的 out 文件夹中的 gt_port_vf.c, gt_gui_driver.lib 和 gt_gui_driver.h 替换掉我们自身移植好 Engine 工程的 GT-HMI-Engine\driver 下的同名文件,点击 keil5 工程的编译按钮开始编译程序文件,编译完成后使用 J-LINK 与模块板子相连,点击右边的下载 按钮,将程序代码下载到板子中。



打开 out 文件夹中的 resource.bin 资源文件, 使用烧录器将其烧录到板子上的 flash 中。烧录完成后, 即可在板子上运行。



12.7 HMI TF/SD 卡升级方法(推荐使用)

升级步骤:

- 1: 准备1张 Mirco sd 卡。
- 2: 在 SD 卡根目录中新建 gt_loader 文件夹,

		ard ∧ +	Il WorkSpace > 3.5-8 board
× + C □ > U @ (F) > at loader		±~ % 0 10 00 00	□ 1\ 排序 ~ ■ 查看 ~
		主文件夫 名称 國本 fontsOffset.conf gl - 个人 冒 gt.gui_driver.h g gt.gui_driver.hb	停設日期 共型 2024/1/31 16:56 CONF 文件 2024/1/31 16:56 H 文件 2024/1/31 16:56 Altium Library
名称	类型	桌面 ♪ □ gt_port_vf.c	2024/1/31 16:56 C 文件
hmi_mod_mcu.bin 2024/1/31 17:02	BIN 文件	下载 / imgs.conf 文档 / resource.bin	2024/1/31 16:56 CONF 文件 2024/1/31 16:56 BIN 文件
resource.bin 2024/1/31 17:02	BIN 文件	^{図片} / 索	材BIN文件

3:将工程所在目录\board\resource.bin 和 KEIL 工程所生成的.bin 一起拷贝到 gt_loader 文件夹下, resource.bin 文件 是图片资源文件,升级到板载字库芯片当中, KEIL 生成的.bin 文件是升级到板载 MCU 当中。也可以根据需要单独升 级其中一个文件。

		× +			
\uparrow	С	□ > ··· 7.0-B > keil5	> board > GTC-48	80800TFT70GP >	out
X	Q		↓ 排序 🗸 📄 査看 🗸		
	1	5称	修改日期	类型	大小
		gt_vector.d	2024/2/1 9:59	D 文件	1 KB
		gt_vector.o	2024/2/1 9:59	0 文件	10 KB
		gt_view_pager.d	2024/2/1 9:59	D 文件	3 KB
		gt_view_pager.o	2024/2/1 9:59	0 文件	25 KB
#		gt_wordart.d	2024/2/1 9:59	D 文件	3 KB
\$		gt_wordart.o	2024/2/1 9:59	0 文件	20 KB
*		gt911.d	2024/2/1 9:59	D 文件	3 KB
A		gt911.o	2024/2/1 9:59	0 文件	12 KB
*		GTC-480800TFT70GP_SWM341.dep	2024/2/1 9:59	DEP 文件	417 KB
A		hmi_mod_mcu.axf	2024/2/1 9:59	AXF 文件	1,279 KB
		hmi_mod_mcu.bin	2024/2/1 9:59	BIN 文件	214 KB
OTFT7(C	hmi_mod_mcu.build_log.htm	2024/2/1 9:59	Microsoft Edge	5 KB
	C	hmi_mod_mcu.htm	2024/2/1 9:59	Microsoft Edge	550 KB
		hmi_mod_mcu.lnp	2024/2/1 9:59	LNP 文件	3 KB
	n	hmi mod mcu.map	2024/2/1 9:59	MAP 文件	360 KB

4:将 keil 工程所生成的.bin 文件:hmi_mod_mcu.bin 一同拷贝到 SD 卡 gt_loader 文件夹

5:将 SD 卡,插入板子 TF 卡槽中,按板子上面的复位按键(reset 键)或重新上电,即可进入升级状态。

6: 板子上面的灯开始闪烁代表正在升级。灯闪烁停止表示升级已完成,结束后拔出 Mirco sd 卡。

13 注意事项

1.请勿拆卸液晶显示模块。

2.不要在印制电路板上钻额外的孔,修改形状或更改印制线路板上元件的位置。

3.除焊接接口外,不要用烙铁做任何更改;焊接温度保证在 320°C-350°C,焊接时间控制在 10S 以

内 ,焊接时注意不要在同一处停留时间太久以免烫伤 FPC。

4.其他事项在不清楚使用之前 ,请联系我司人员指导进行。

14 联系信息

深圳高通半导体有限公司 地址:深圳市福田区车公庙泰然九路金润大厦 12C 电话: 0755-83453881 83453855 技术支持: <u>www.hmi.gaotongfont.cn</u> Call: 0755-83453881



QQ 技术频道:

企业微信客服:

